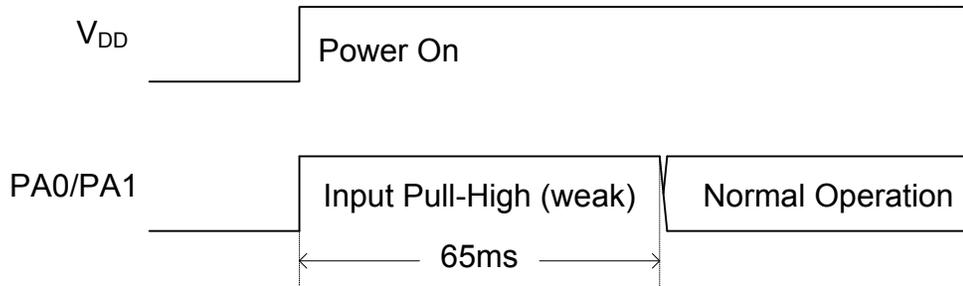


OTP NY5PxxxJ 系列 IC 上电时接脚之注意事项

内容: 说明 NY5P025J/055J/085J/185J/345J/520J/720J 上电时, PA0 与 PA1 会处于 input pull-high(weak)状态约 65ms, 请用户留意 PA0 与 PA1 的设计规划。

原因: IC 在上电时, PA0 与 PA1 会处于 input pull-high(weak)状态约 65ms, 如下图所示。



方法:

1. 建议用户在开发程序时, 将 PA0 与 PA1 当输入使用, 以避免上电时的 pull-high 影响到外部电路。
2. 若 PA0 或 PA1 要当输出使用, 请确认 pull-high 不会对外部电路造成误动作。
例如 LED 应用, 使用 sink 接法; BJT 驱动马达应用, 使用 PNP 晶体管。